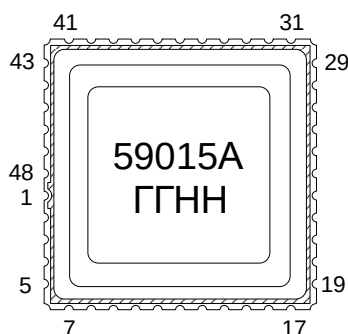
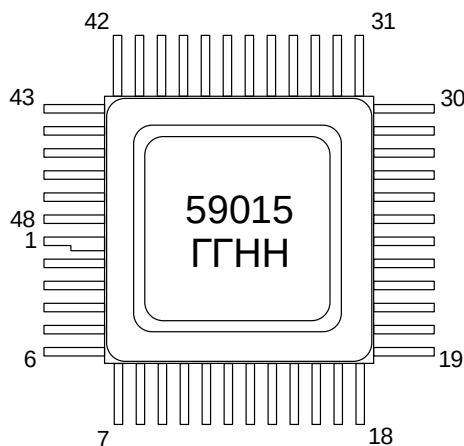




Два 8-разрядных двунаправленных шинных формирователя

**K5572ИН1АУ, K5572ИН1АУ1,
K5572ИН1БУ, K5572ИН1БУ1**



ГГ – год выпуска

НН – неделя выпуска

Основные характеристики микросхемы:

- Напряжение питания портов А и В, U_{CC} от 1,65 до 5,5 В;
- Статический ток потребления, I_{CC} , не более 50 мкА;
- Количество разрядов данных 16;
- 4 независимых* домена напряжения питания;
- Рабочий диапазон температур от минус 60 °С до 125 °С.

Тип корпуса:

- микросхемы K5572ИН1АУ, K5572ИН1БУ поставляются в 48-выводном металлокерамическом корпусе Н16.48-1В;
- микросхемы K5572ИН1АУ1, K5572ИН1БУ1 поставляются в 48-выводном металлокерамическом корпусе 5142.48-А.

Масса микросхем:

- K5572ИН1АУ, K5572ИН1БУ – не более 2 г;
- K5572ИН1АУ1, K5572ИН1БУ1 – не более 1,2 г.

Общее описание и области применения микросхем

Микросхемы интегральные K5572ИН1АУ, K5572ИН1АУ1, K5572ИН1БУ, K5572ИН1БУ1 (далее – микросхемы) представляют собой шинный формирователь выходных уровней.

Микросхемы предназначены для сопряжения интерфейсных шин, имеющих разные уровни питающих напряжений, для применения в широкой номенклатуре аппаратуры специального назначения.

* Для микросхем K5572ИН1АУ, K5572ИН1АУ1 ревизии 2 (даты изготовления с 2501) и микросхем K5572ИН1БУ, K5572ИН1БУ1.

Содержание

1	Структурная блок-схема.....	3
2	Условное графическое обозначение	4
3	Описание выводов	5
4	Указания по применению и эксплуатации	7
5	Описание функционирования.....	8
6	Типовая схема включения.....	9
7	Электрические параметры	10
8	Предельно-допустимые характеристики	12
9	Справочные данные	14
10	Временные диаграммы	15
11	Типовые зависимости	16
12	Габаритные чертежи	17
13	Информация для заказа	18

1 Структурная блок-схема

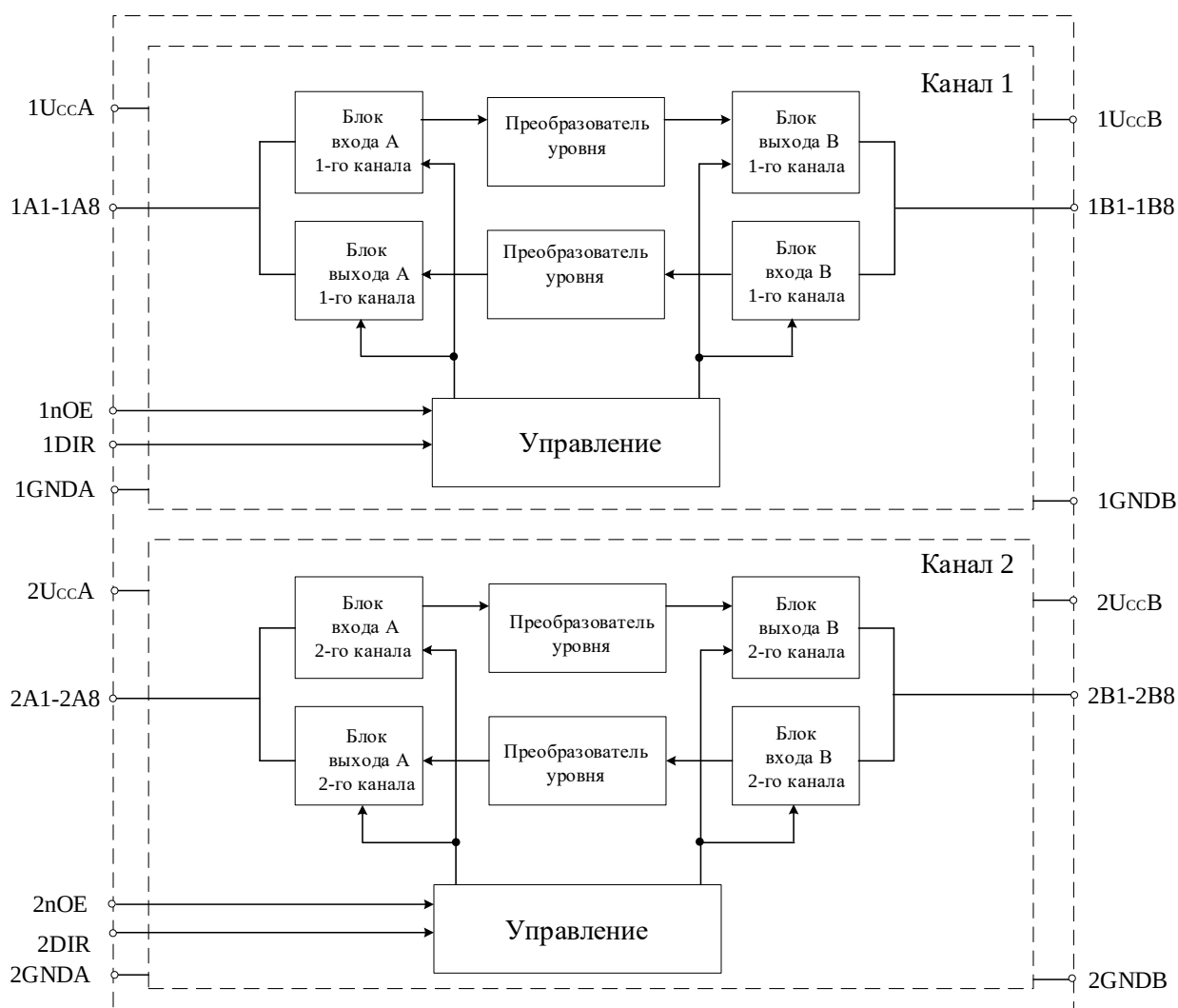


Рисунок 1 – Структурная блок-схема микросхемы

2 Условное графическое обозначение

28	1A1	RTX	1B1	33
27	1A2		1B2	34
26	1A3		1B3	35
25	1A4		1B4	36
23	1A5		1B5	38
22	1A6		1B6	39
21	1A7		1B7	40
20	1A8		1B8	41
29	1DIR			
30	1nOE			
19	1U _{CC} A		1U _{CC} B	42
24	1GNDA		1GNDB	32, 37
9	2A1		2B1	4
10	2A2		2B2	3
11	2A3		2B3	2
12	2A4		2B4	1
14	2A5		2B5	47
15	2A6		2B6	46
16	2A7		2B7	45
17	2A8		2B8	44
8	2DIR			
7	2nOE			
18	2U _{CC} A		2U _{CC} B	43
6, 13	2GNDA		2GNDB	5, 48
			NC	31

Рисунок 2 – Условное графическое обозначение

3 Описание выводов

Таблица 1 – Описание выводов

Номер вывода	Обозначение вывода	Функциональное назначение выводов
1	2B4	Вход/выход разряда 4 порта В канала 2
2	2B3	Вход/выход разряда 3 порта В канала 2
3	2B2	Вход/выход разряда 2 порта В канала 2
4	2B1	Вход/выход разряда 1 порта В канала 2
5	2GNDB	Общий порта В канала 2
6	2GNDA	Общий порта А канала 2
7	2nOE	Вход разрешения переключения портов канала 2 (Активный низкий уровень сигнала)
8	2DIR	Вход выбора направления передачи данных канала 2
9	2A1	Вход/выход разряда 1 порта А канала 2
10	2A2	Вход/выход разряда 2 порта А канала 2
11	2A3	Вход/выход разряда 3 порта А канала 2
12	2A4	Вход/выход разряда 4 порта А канала 2
13	2GNDA	Общий порта А канала 2
14	2A5	Вход/выход разряда 5 порта А канала 2
15	2A6	Вход/выход разряда 6 порта А канала 2
16	2A7	Вход/выход разряда 7 порта А канала 2
17	2A8	Вход/выход разряда 8 порта А канала 2
18	2U _{CCA}	Питание порта А канала 2
19	1U _{CCA}	Питание порта А канала 1
20	1A8	Вход/выход разряда 8 порта А канала 1
21	1A7	Вход/выход разряда 7 порта А канала 1
22	1A6	Вход/выход разряда 6 порта А канала 1
23	1A5	Вход/выход разряда 5 порта А канала 1
24	1GNDA	Общий порта А канала 1
25	1A4	Вход/выход разряда 4 порта А канала 1
26	1A3	Вход/выход разряда 3 порта А канала 1
27	1A2	Вход/выход разряда 2 порта А канала 1
28	1A1	Вход/выход разряда 1 порта А канала 1
29	1DIR	Вход выбора направления передачи данных канала 1
30	1nOE	Вход разрешения переключения портов канала 1 (Активный низкий уровень сигнала)
31	NC	Не используется. Допускается подключать к 1GNDA
32	1GNDB	Общий порта В канала 1
33	1B1	Вход/выход разряда 1 порта В канала 1
34	1B2	Вход/выход разряда 2 порта В канала 1
35	1B3	Вход/выход разряда 3 порта В канала 1

Номер вывода	Обозначение вывода	Функциональное назначение выводов
36	1B4	Вход/выход разряда 4 порта В канала 1
37	1GNDB	Общий порта В канала 1
38	1B5	Вход/выход разряда 5 порта В канала 1
39	1B6	Вход/выход разряда 6 порта В канала 1
40	1B7	Вход/выход разряда 7 порта В канала 1
41	1B8	Вход/выход разряда 8 порта В канала 1
42	1U _{CCB}	Питание порта В канала 1
43	2U _{CCB}	Питание порта В канала 2
44	2B8	Вход/выход разряда 8 порта В канала 2
45	2B7	Вход/выход разряда 7 порта В канала 2
46	2B6	Вход/выход разряда 6 порта В канала 2
47	2B5	Вход/выход разряда 5 порта В канала 2
48	2GNDB	Общий порта В канала 2

4 Указания по применению и эксплуатации

При ремонте аппаратуры и измерении параметров микросхем замену микросхем необходимо проводить только при отключенных источниках питания.

Инструмент для пайки (сварки) и монтажа не должен иметь потенциал, превышающий 0,3 В относительно шины "Общий".

При эксплуатации микросхемы выводы 1GNDA, 1GNDB, 2GNDA и 2GNDB необходимо соединить с шиной "Общий". Помеха на этих выводах не должна превышать 0,02 В.

Для микросхем K5572ИН1АУ, K5572ИН1АУ1 ревизии 1 (даты изготовления* до 2452) не допускается отключение напряжения питания портов А и В, даже если какой-либо канал или порт не используется.

Для микросхем K5572ИН1АУ, K5572ИН1АУ1 ревизии 2 (даты изготовления* с 2501) и микросхем K5572ИН1БУ, K5572ИН1БУ1:

1 при эксплуатации микросхем не допускается отключение питания порта А при включенном питании порта В;

2 допускается не включать (например, не подавать питание) один из каналов микросхем, если он не используется.

Для получения максимального быстродействия микросхем фронты входных сигналов не должны превышать 5 нс.

Порядок подачи и снятия напряжения питания и входных сигналов на микросхемы должен быть следующим:

– подача (включение микросхемы): общий, питание порта А, питание порта В, сигналы управления nOE и DIR, входные сигналы или одновременно;

– снятие (выключение микросхемы): в обратном порядке или одновременно.

* Дата изготовления указана на корпусе микросхем в формате ГГНН, где ГГ – год выпуска, НН – неделя выпуска.

5 Описание функционирования

Микросхема представляет собой двухканальный 8-разрядный формирователь уровней выходных сигналов и может работать как 16-разрядный формирователь, так и как два независимых 8-разрядных формирователя.

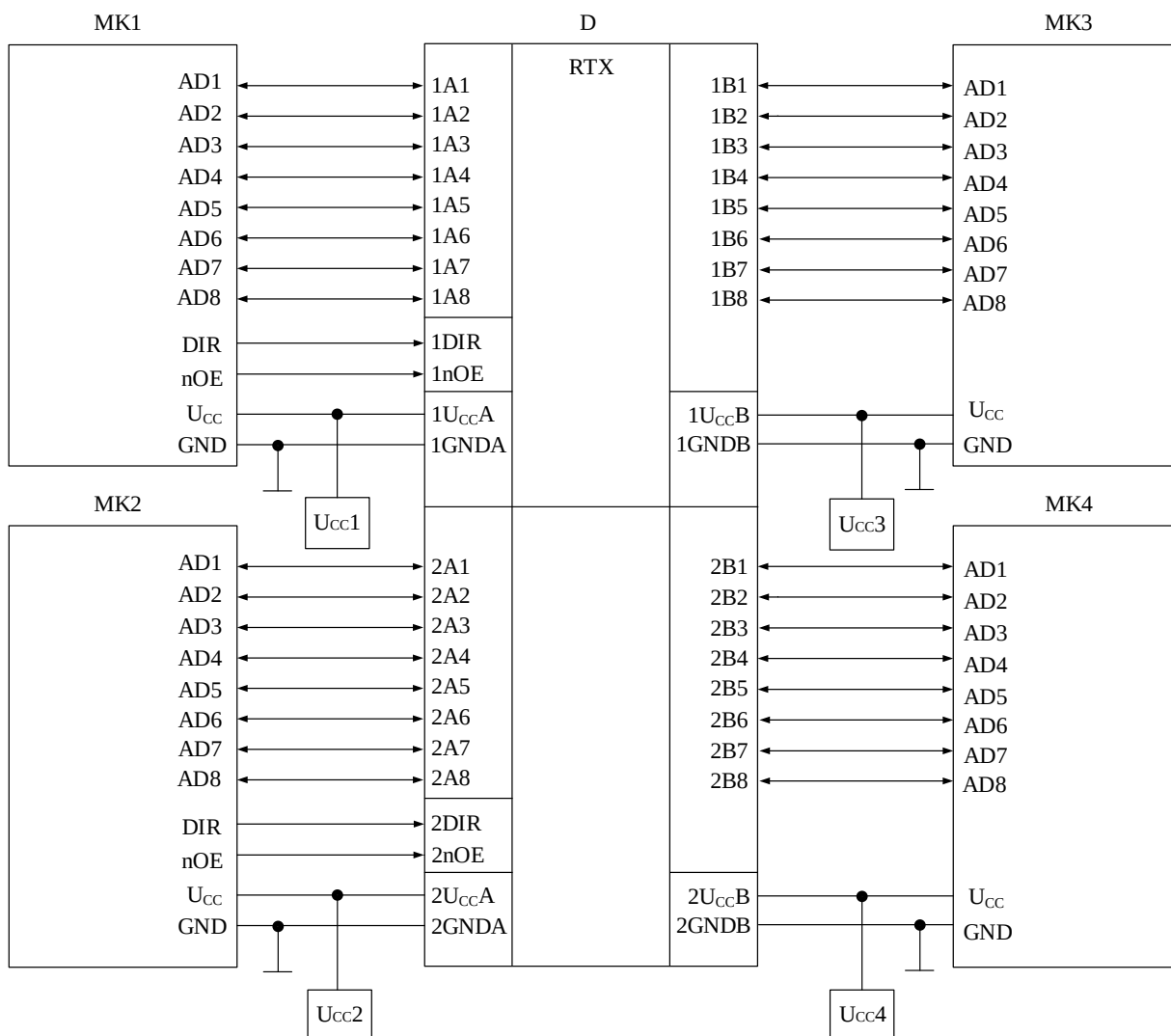
Каждый канал имеет свои домены питания, информационные порты (A<1:8>, B<1:8>) и сигналы управления nOE и DIR. Входные уровни сигналов управления nOE и DIR должны соответствовать уровню питания портов А.

Входы разрядов портов схематически доопределены до уровня логического «0» или «1». Если используемый разряд порта отключить, на входе будет сохраняться последнее логическое состояние. Неиспользуемые входы разрядов портов допускается оставлять свободными.

Таблица 2 – Таблица истинности

Сигналы управления		Порты		Режим
nOE	DIR	порт А	порт В	
L	L	Выходные данные	Входные данные	Передача данных из порта В в порт А
L	H	Входные данные	Выходные данные	Передача данных из порта А в порт В
H	X	Z	Z	Запрет передачи
Примечание – Обозначения в таблице: H – состояние высокого уровня; L – состояние низкого уровня; X – любое состояние высокого или низкого уровня; Z – состояние высокого импеданса				

6 Типовая схема включения



D – микросхема;

MK1 – MK4 – микроконтроллер/блок/устройство.

Для микросхем K5572ИН1АУ, K5572ИН1АУ1 ревизии 1 (даты изготовления до 2452) $U_{cc1} = U_{cc2}$, $U_{cc3} = U_{cc4}$.

Для микросхем K5572ИН1АУ, K5572ИН1АУ1 ревизии 2 (даты изготовления с 2501) и микросхем K5572ИН1БУ, K5572ИН1БУ1 если порт В является выходом, а сопряженное с ним устройство MK2 отключено, допускается отключение питания порта В или перевод выходов порта В в режим запрета передачи.

Рисунок 3 – Типовая схема включения микросхем

7 Электрические параметры

Таблица 3 – Электрические параметры микросхем при приёмке и поставке

Наименование параметра, единица измерения, режим измерения ^{1), 2)}	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Выходное напряжение высокого уровня портов А и В, В, $U_{CCA} = U_{CCB}$ при: $1,65 \text{ В} \leq U_{CC} < 2,25 \text{ В};$ $2,25 \text{ В} \leq U_{CC} < 3,0 \text{ В};$ $3,0 \text{ В} \leq U_{CC} < 4,5 \text{ В};$ $4,5 \text{ В} \leq U_{CC} \leq 5,5 \text{ В}$	U_{OH}	1,2	–	25, 125, –60
		1,9	–	
		2,4	–	
		3,8	–	
Выходное напряжение низкого уровня портов А и В, В, $U_{CCA} = U_{CCB}$ при: $1,65 \text{ В} \leq U_{CC} < 2,25 \text{ В};$ $2,25 \text{ В} \leq U_{CC} < 3,0 \text{ В};$ $3,0 \text{ В} \leq U_{CC} < 4,5 \text{ В};$ $4,5 \text{ В} \leq U_{CC} \leq 5,5 \text{ В}$	U_{OL}	–	0,45	25, 125, –60
		–	0,40	
		–	0,55	
		–	0,55	
Входной ток на выводах $\overline{pOE}$ и $\overline{DIR}$, мкА $U_{IL} = 0 \text{ В}, U_{IH} = U_{CCA}$	I_{I1}	– 10	10	25, 125, –60
Входной ток выводов портов А и В в режиме запрета передачи, мкА $U_Z = 0 \text{ В}, U_{CC}$	I_{I2}	– 10	10	25, 125, –60
Входной ток низкого уровня портов А и В в режиме Bus-hold, мкА, при: $1,65 \text{ В} \leq U_{CC} < 1,95 \text{ В}, U_{IL} = 0,35 \cdot U_{CC};$ $1,95 \text{ В} \leq U_{CC} < 2,25 \text{ В}, U_{IL} = 0,68 \text{ В};$ $2,25 \text{ В} \leq U_{CC} < 3,0 \text{ В}, U_{IL} = 0,7 \text{ В};$ $3,0 \text{ В} \leq U_{CC} < 4,5 \text{ В}, U_{IL} = 0,8 \text{ В};$ $4,5 \text{ В} \leq U_{CC} \leq 5,5 \text{ В}, U_{IL} = 0,3 \cdot U_{CC}$	$I_{BHL}^{3)}$	0,5	10	25, 125, –60
		0,5	15	
		1,0	20	
		1,0	25	
		1,0	30	
Входной ток высокого уровня портов А и В в режиме Bus-hold, мкА, при: $1,65 \text{ В} \leq U_{CC} < 1,95 \text{ В}, U_{IH} = 1,5 \text{ В};$ $1,95 \text{ В} \leq U_{CC} < 2,75 \text{ В}, U_{IH} = 1,7 \text{ В};$ $2,75 \text{ В} \leq U_{CC} < 3,6 \text{ В}, U_{IH} = 2,0 \text{ В};$ $3,6 \text{ В} \leq U_{CC} < 4,5 \text{ В}, U_{IH} = 0,7 \cdot U_{CC};$ $4,5 \text{ В} \leq U_{CC} \leq 5,5 \text{ В}, U_{IH} = 0,7 \cdot U_{CC}$	$I_{BHH}^{3)}$	–10	–0,5	25, 125, –60
		–15	–0,5	
		–20	–1,0	
		–25	–1,0	
		–30	–1,0	
Статический ток потребления (суммарный), мкА, в режиме запрета передачи	I_{CC}	–	50	25, 125, –60

Наименование параметра, единица измерения, режим измерения ^{1), 2)}	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Время задержки распространения при включении/выключении, нс, от порта А(В) к порту В(А), при: $U_{пОЕ} = 0 \text{ В}$, $U_{DIR} = U_{ССА}$ для $U_{CCI} = U_{ССА}$, $U_{CCO} = U_{ССВ}$ и $U_{DIR} = 0 \text{ В}$, для $U_{CCI} = U_{ССВ}$, $U_{CCO} = U_{ССА}$ при: $1,65 \text{ В} \leq U_{CCI} < 2,25 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$ $2,25 \text{ В} \leq U_{CCI} < 3,0 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$ $3,0 \text{ В} \leq U_{CCI} < 4,5 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$ $4,5 \text{ В} \leq U_{CCI} \leq 5,5 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$	t_{PHL} t_{PLH}	—	40	25, 125, –60
			35	
			30	
			25	
Время задержки распространения при переходе из состояния высокого/низкого уровня в режим запрета передачи по сигналу пОЕ, нс, от порта (А)В к порту А(В), при: $U_{DIR} = U_{ССА}$ для $U_{CCI} = U_{ССА}$, $U_{CCO} = U_{ССВ}$ или $U_{DIR} = 0 \text{ В}$ для $U_{CCI} = U_{ССВ}$, $U_{CCO} = U_{ССА}$ при: $1,65 \text{ В} \leq U_{CCI} < 2,25 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$ $2,25 \text{ В} \leq U_{CCI} < 3,0 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$ $3,0 \text{ В} \leq U_{CCI} < 4,5 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$ $4,5 \text{ В} \leq U_{CCI} \leq 5,5 \text{ В}$, $1,65 \leq U_{CCO} \leq 5,5 \text{ В}$	t_{PHZ} , t_{PLZ} t_{PZH} , t_{PZL}	—	45	25, 125, –60
			40	
			35	
			30	
Примечания 1) U_{CCI} – напряжение питания порта, на который поступает передаваемый сигнал. Для порта А $U_{CCI} = U_{ССА}$, для порта В $U_{CCI} = U_{ССВ}$. 2) U_{CCO} – напряжение питания порта, из которого выходит передаваемый сигнал. Для порта А $U_{CCO} = U_{ССА}$, для порта В $U_{CCO} = U_{ССВ}$. 3) Токи утечки схемы bus-hold I_{BHL}, I_{BHN} измеряются при подаче на входы уровней U_{IL} и U_{IH} соответственно. I_{BHL} измеряется после снижения входного напряжения на выводах портов А или В до уровня GND и дальнейшего увеличения до U_{IL}. I_{BHN} измеряется после увеличения входного напряжения на выводах портов А или В до уровня U_{CC} и дальнейшего снижения до U_{IH}.				

Микросхемы устойчивы к воздействию статического электричества с потенциалом не менее 2 000 В.

8 Пределно-допустимые характеристики

Таблица 4 – Пределно-допустимые и предельные режимы эксплуатации микросхем

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра			
		пределно-допустимый режим		предельный режим	
		не менее	не более	не менее	не более
Напряжение питания портов А и В, В	U_{CC} (U_{CCA} , U_{CCB})	1,65	5,5	–	6,0
Входное напряжение высокого уровня порта А, и на выводах $\overline{POE}$ и $\overline{DIR}$, В, при: $1,65\text{ В} \leq U_{CCA} \leq 1,95\text{ В}$; $1,95\text{ В} < U_{CCA} \leq 2,75\text{ В}$; $2,75\text{ В} < U_{CCA} \leq 3,60\text{ В}$; $3,6\text{ В} < U_{CCA} \leq 5,5\text{ В}$	U_{IH}	1,5	U_{CCA}	–	$U_{CCA}+0,3$
		1,7			
		2,0			
		$0,7 \cdot U_{CCA}$			
Входное напряжение высокого уровня порта В, В, при: $1,65\text{ В} \leq U_{CCB} \leq 1,95\text{ В}$; $1,95\text{ В} < U_{CCB} \leq 2,75\text{ В}$; $2,75\text{ В} < U_{CCB} \leq 3,60\text{ В}$; $3,6\text{ В} < U_{CCB} \leq 5,5\text{ В}$	U_{IH}	1,5	U_{CCB}	–	$U_{CCB}+0,3$
		1,7			
		2,0			
		$0,7 \cdot U_{CCB}$			
Входное напряжение низкого уровня порта А и на выводах $\overline{POE}$ и $\overline{DIR}$, В, при: $1,65\text{ В} \leq U_{CCA} \leq 1,95\text{ В}$; $1,95\text{ В} < U_{CCA} < 2,25\text{ В}$; $2,25\text{ В} \leq U_{CCA} < 3,0\text{ В}$; $3,0\text{ В} \leq U_{CCA} < 4,5\text{ В}$; $4,5\text{ В} \leq U_{CCA} \leq 5,5\text{ В}$	U_{IL}	0	$0,35 \cdot U_{CCA}$	–0,3	–
			0,68		
			0,7		
			0,8		
			$0,3 \cdot U_{CCA}$		
Входное напряжение низкого уровня порта В, В, при: $1,65\text{ В} \leq U_{CCB} \leq 1,95\text{ В}$; $1,95\text{ В} < U_{CCB} < 2,25\text{ В}$; $2,25\text{ В} \leq U_{CCB} < 3,0\text{ В}$; $3,0\text{ В} \leq U_{CCB} < 4,5\text{ В}$; $4,5\text{ В} \leq U_{CCB} \leq 5,5\text{ В}$			$0,35 \cdot U_{CCB}$		
			0,68		
			0,7		
			0,8		
			$0,3 \cdot U_{CCB}$		
Напряжение, прикладываемое к портам А и В в режиме запрета передачи, В	U_Z	0	U_{CC}	–	–
Емкость нагрузки, пФ	C_L	–	50	–	–

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра			
		предельно-допустимый режим		предельный режим	
		не менее	не более	не менее	не более
Для микросхем К5572ИН1АУ, К5572ИН1АУ1					
Выходной ток высокого уровня портов А и В, мА при: $1,65\text{ В} \leq U_{CC} < 2,25\text{ В};$ $2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$ $3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$ $4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$	I _{OH}	–4	–	–32	–
$2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$		–8			
$3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$		–16			
$4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$		–24			
Выходной ток низкого уровня портов А и В, мА при $1,65\text{ В} \leq U_{CC} < 2,25\text{ В};$ $2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$ $3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$ $4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$	I _{OL}	–	4	–	32
$2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$			8		
$3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$			16		
$4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$			24		
Для микросхем К5572ИН1БУ, К5572ИН1БУ1					
Выходной ток высокого уровня портов А и В, мА при: $1,65\text{ В} \leq U_{CC} < 2,25\text{ В};$ $2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$ $3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$ $4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$	I _{OH}	–2	–	–16	–
$2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$		–4			
$3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$		–8			
$4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$		–12			
Выходной ток низкого уровня портов А и В, мА при $1,65\text{ В} \leq U_{CC} < 2,25\text{ В};$ $2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$ $3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$ $4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$	I _{OL}	–	2	–	16
$2,25\text{ В} \leq U_{CC} < 3,0\text{ В};$			4		
$3,0\text{ В} \leq U_{CC} < 4,5\text{ В};$			8		
$4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$			12		
Примечание – Не допускается одновременное воздействие двух и более предельных режимов					

9 Справочные данные

Справочные параметры микросхемы приведены в таблице 5.

Типовые значения частоты передачи данных в зависимости от напряжения питания входного и выходного каналов приведены в таблице 6.

Таблица 5 – Справочные данные

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Динамический ток потребления, мА, $U_{ССА} = U_{ССВ} = 5,5 \text{ В}$ при $f^* = 5 \text{ МГц}$ для К5572ИН1АУ, К5572ИН1АУ1 для К5572ИН1БУ, К5572ИН1БУ1 при $f = 25 \text{ МГц}$ для К5572ИН1АУ, К5572ИН1АУ1 для К5572ИН1БУ, К5572ИН1БУ1 при $f = 50 \text{ МГц}$ для К5572ИН1АУ, К5572ИН1АУ1 для К5572ИН1БУ, К5572ИН1БУ1	$I_{ОСС}$	—	7	25, 125, – 60
		—	6	
		—	35	
		—	28	
		—	70	
		—	55	
Входной ток переключения портов А и В из высокого в низкий уровень, мкА, при: $1,65 \leq U_{CC} < 2,25 \text{ В};$ $2,25 \leq U_{CC} < 3,00 \text{ В};$ $3,0 \leq U_{CC} < 4,5 \text{ В};$ $4,5 \leq U_{CC} \leq 5,5 \text{ В}$	I_{PHL}	–30	—	25, 125, –60
		–40		
		–50		
		–60		
Входной ток переключения портов А и В из низкого в высокий уровень, мкА, при: $1,65 \leq U_{CC} < 2,25 \text{ В};$ $2,25 \leq U_{CC} < 3,00 \text{ В};$ $3,0 \leq U_{CC} < 4,5 \text{ В};$ $4,5 \leq U_{CC} \leq 5,5 \text{ В}$	I_{PLH}	—	30	25, 125, –60
			40	
			50	
			60	
* f – частота передаваемых импульсных сигналов				

Таблица 6 – Типовые значения частоты передачи данных при $t_r = t_f \leq 1,6 \text{ нс}$

Напряжение питания канала выходного сигнала, В	Частота передачи данных, МГц		
	Напряжение питания канала входного сигнала, В		
	1,8	2,5	3,3
1,8	70	80	90
2,5	100	130	150
3,3	110	170	190
5,0	120	180	200

10 Временные диаграммы

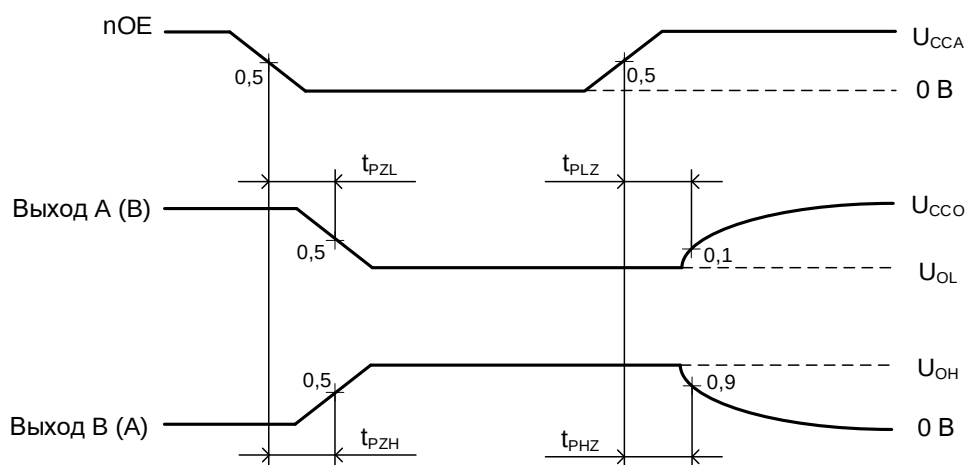


Рисунок 4 – Временная диаграмма измерения времени задержки распространения при переходе из режима запрета передачи в состояние высокого, низкого уровня t_{PZH} , t_{PLZ} и из состояния высокого, низкого уровня в режиме запрета передачи t_{PHZ} , t_{PLZ}

11 Типовые зависимости

Раздел находится в разработке.

12 Габаритные чертежи

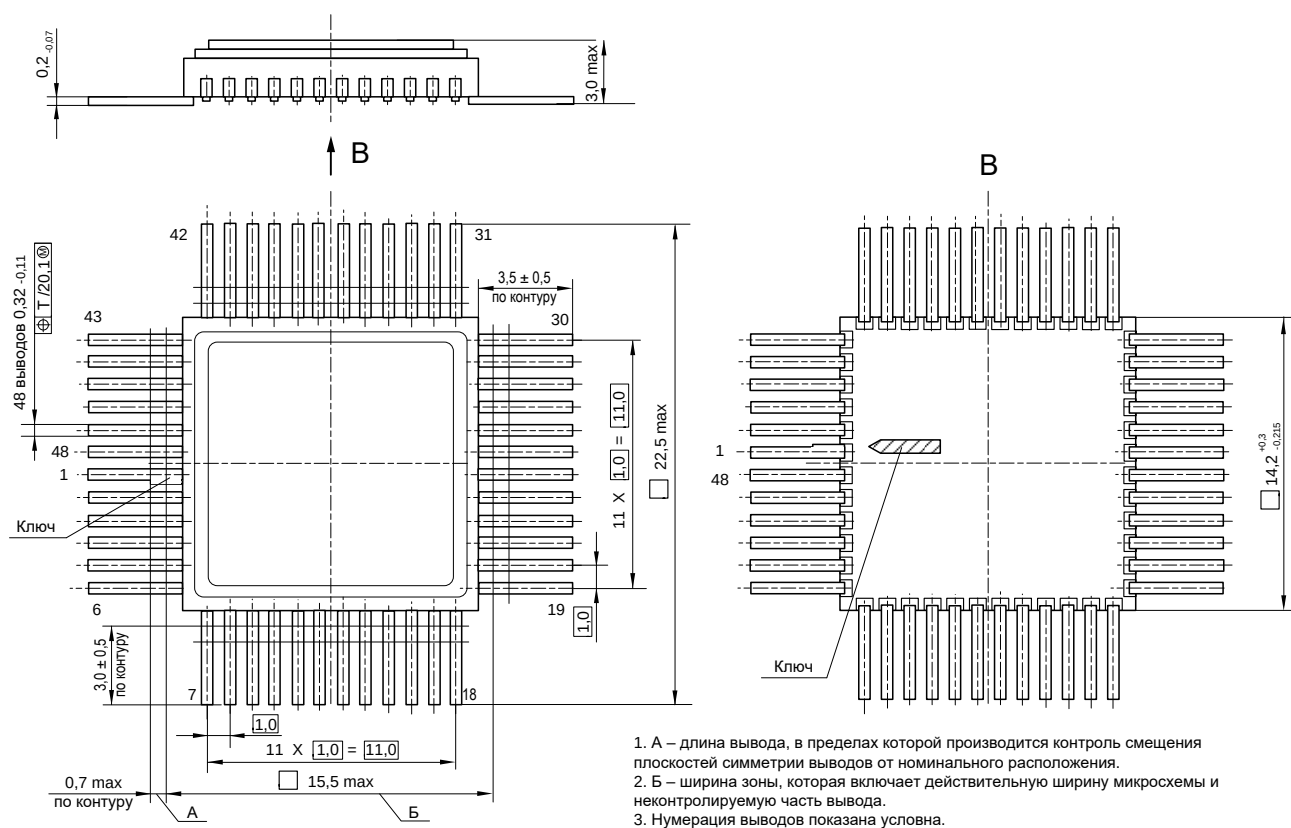


Рисунок 5 – Микросхема в корпусе N16.48-1B

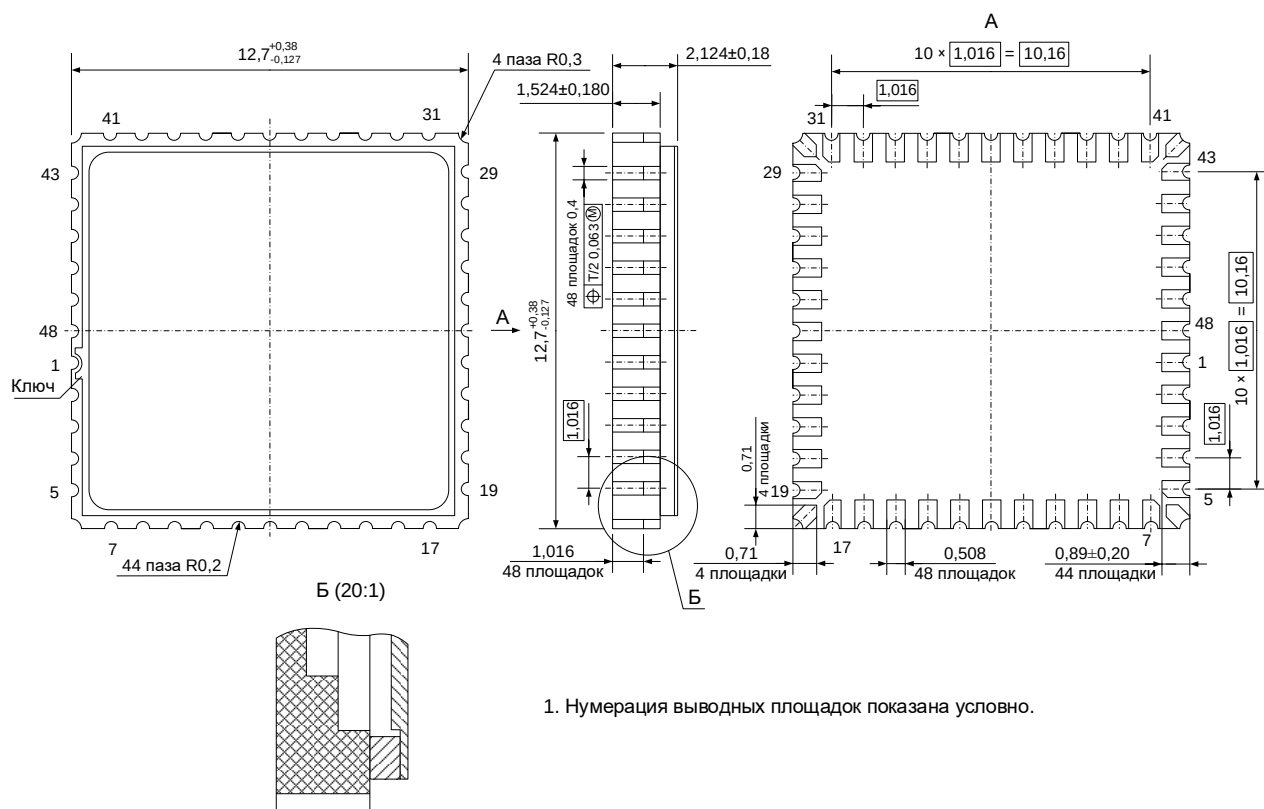


Рисунок 6 – Микросхема в корпусе 5142.48-A

13 Информация для заказа

Обозначение	Маркировка	Тип корпуса	Температурный диапазон, °С
K5572ИН1АУ	59015	Н16.48-1В	от – 60 до 125
K5572ИН1АУ1	59015А	5142.48-А	от – 60 до 125
K5572ИН1БУ	59025	Н16.48-1В	от – 60 до 125
K5572ИН1БУ1	59025А	5142.48-А	от – 60 до 125

Условное обозначение микросхем при заказе в договоре на поставку и в конструкторской документации другой продукции должно состоять из:

- наименование изделия – микросхема;
- обозначения типа (типономинала);
- обозначения технических условий ТСКЯ.431000.002ТУ;
- обозначения спецификации ТСКЯ.431323.038СП.

Пример обозначения микросхем:

Микросхема K5572ИН1АУ – ТСКЯ.431000.002ТУ, ТСКЯ.431323.038СП.
